

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

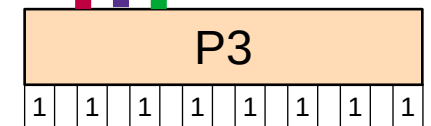
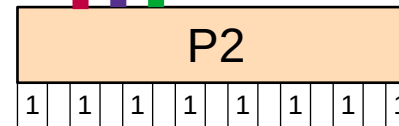
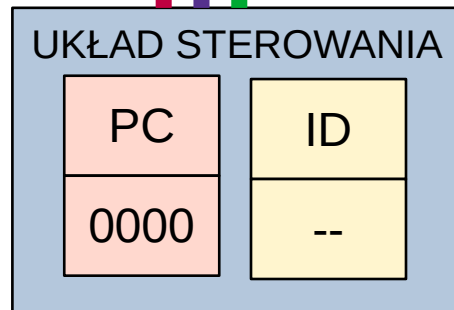
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

UPROSZCZONY ALGORYTM PRACY MIKROKONTROLERA 8051



Załączenie zasilania lub reset

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

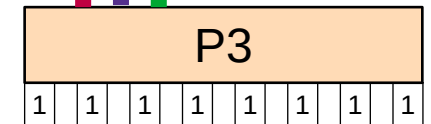
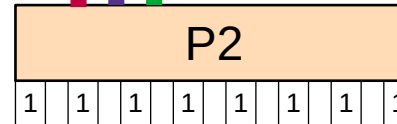
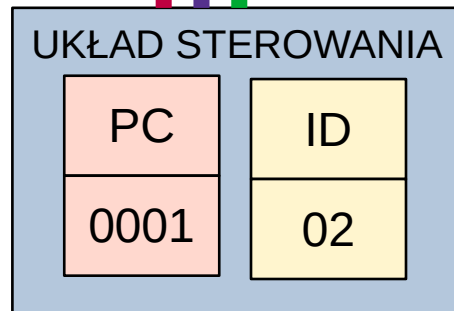
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC

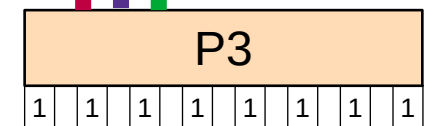
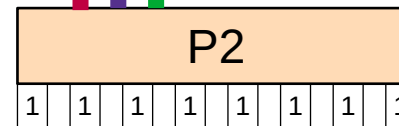
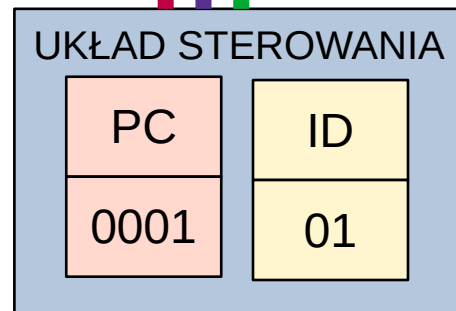
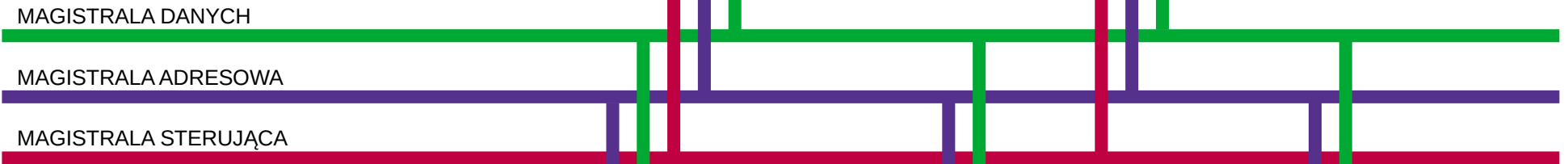


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

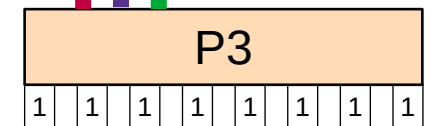
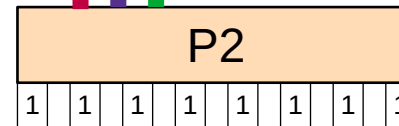
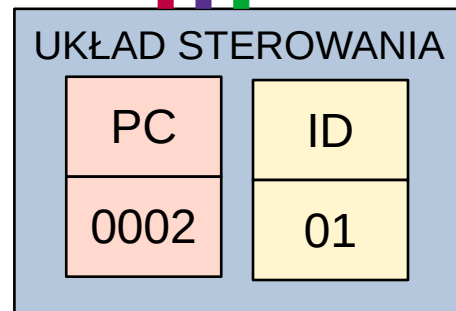
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC

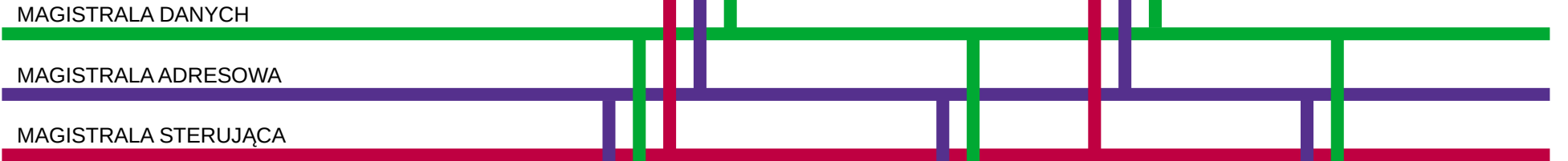


PROGRAM URUCHOMIONY NA ADUC845

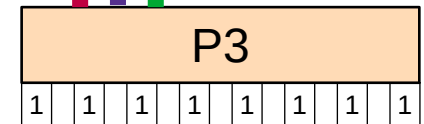
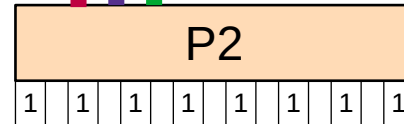
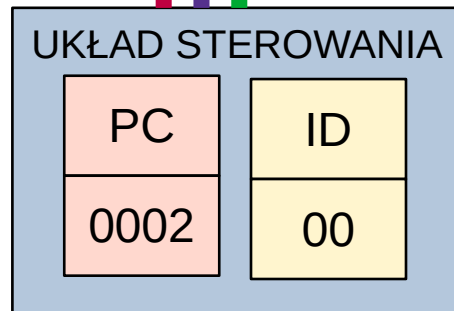
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje trzeci bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

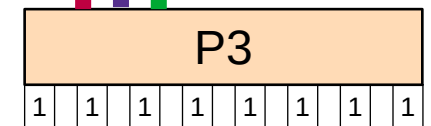
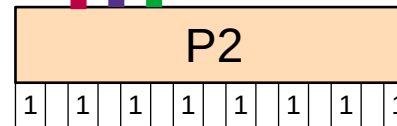
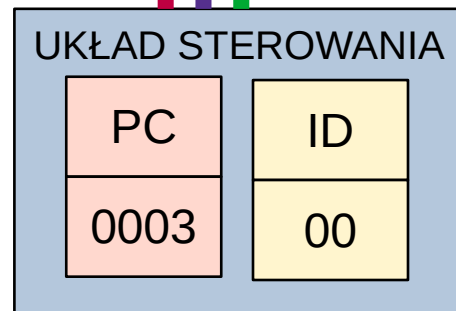
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC

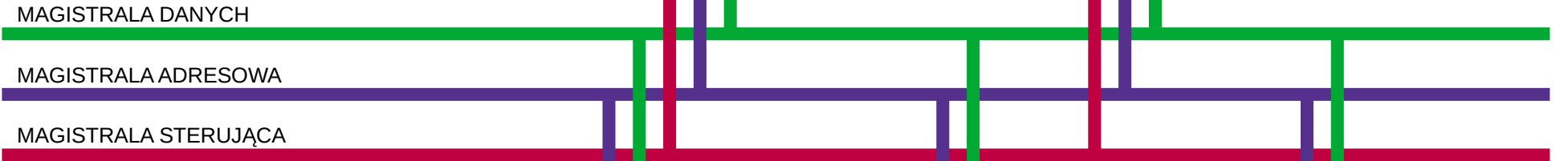


PROGRAM URUCHOMIONY NA ADUC845

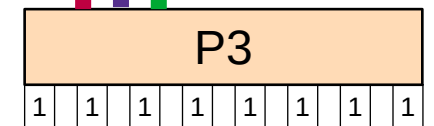
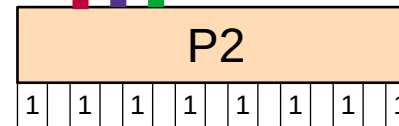
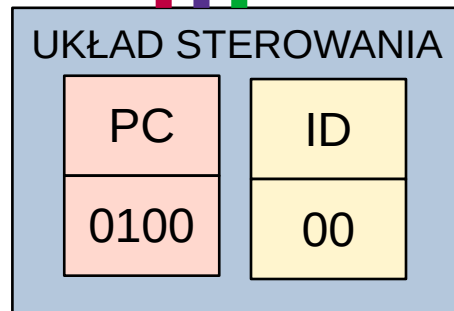
KOD ŹRÓDŁOWY	
	NAME PRZYKŁAD CSEG at 0000h
3B/4C	ljmp 0100h
	ORG 0100h
2B/2C	clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
	PETLA:
2B/2C	mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								



Wykonanie rozkazu: do rejestru PC wpisz liczbę 0100h.

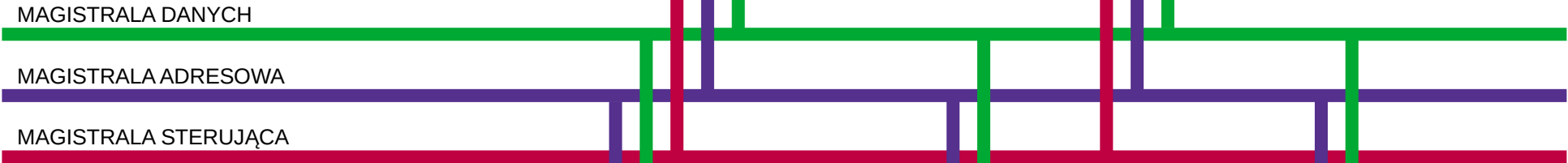


PROGRAM URUCHOMIONY NA ADUC845

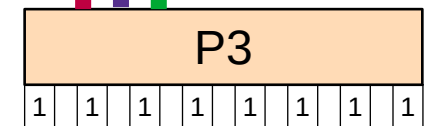
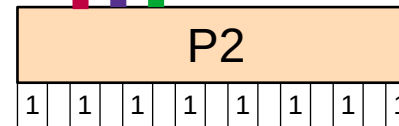
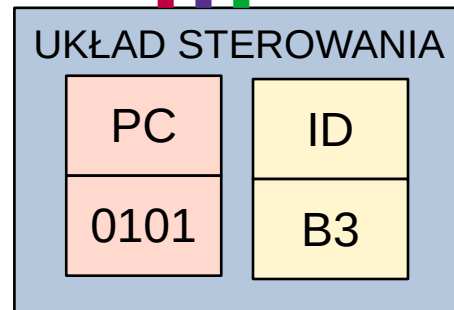
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

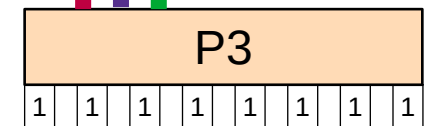
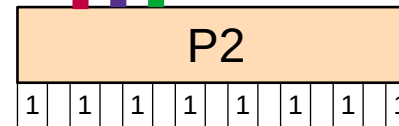
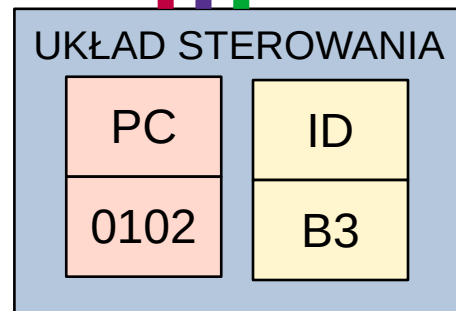
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 1111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

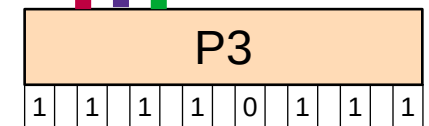
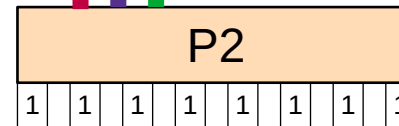
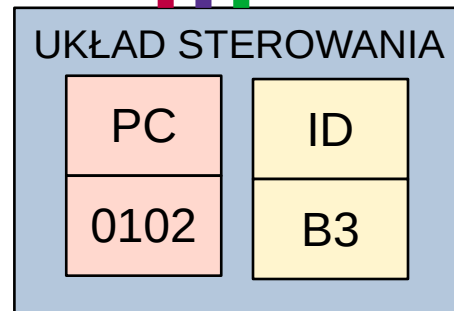
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: wyzerowanie bitu o adresie 00B3h.

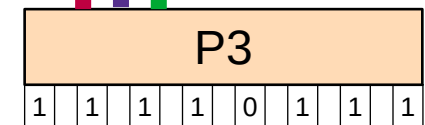
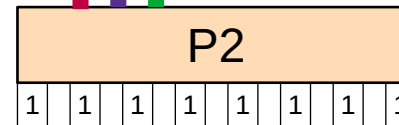
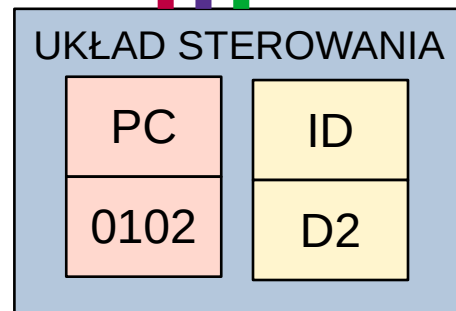
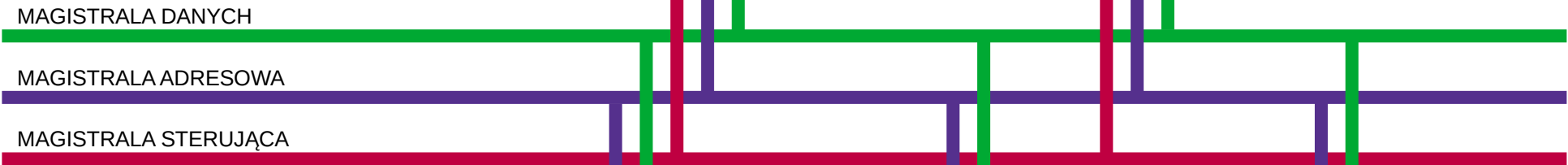


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKLAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

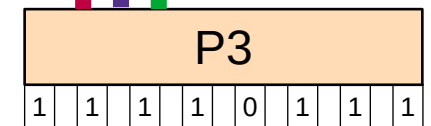
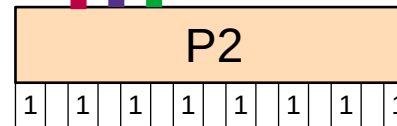
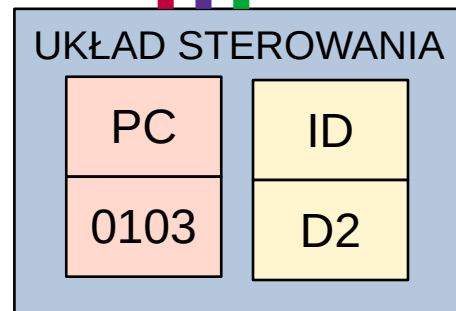
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC

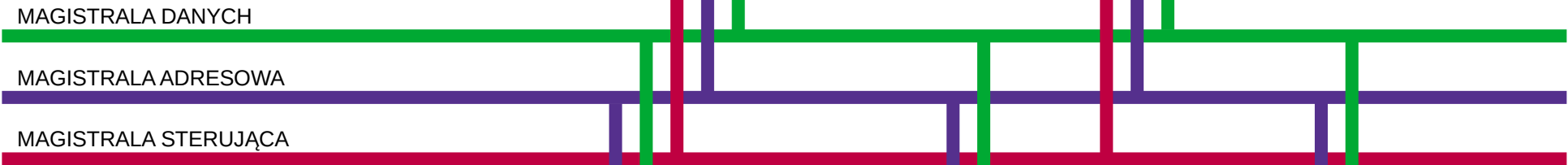


PROGRAM URUCHOMIONY NA ADUC845

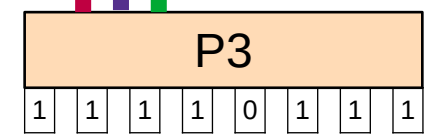
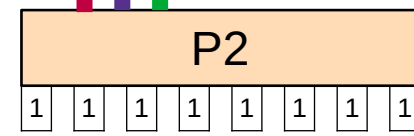
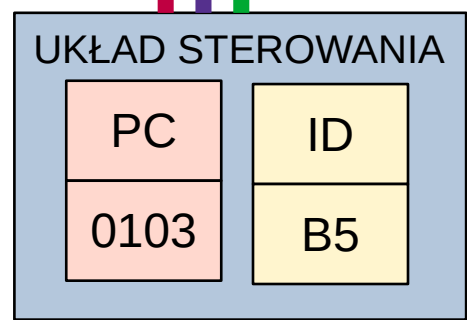
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKLAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

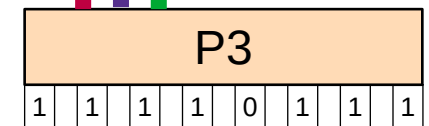
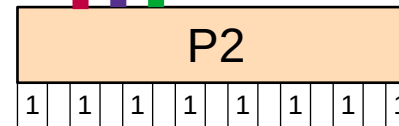
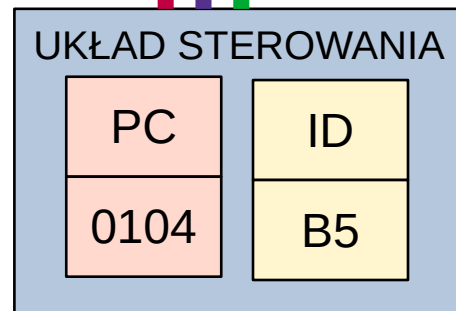
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1111 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

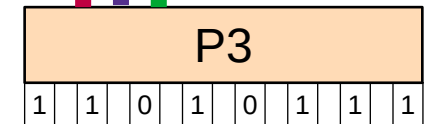
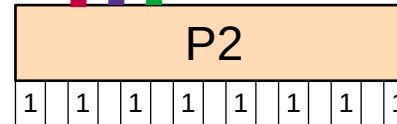
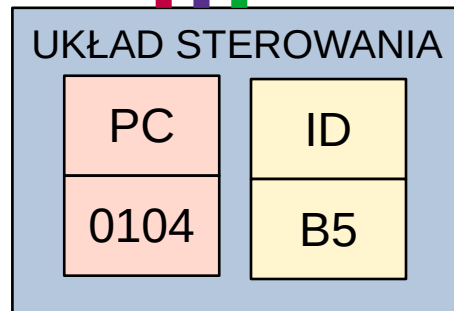
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: ustawienie bitu o symbolicznej nazwie P3.5



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

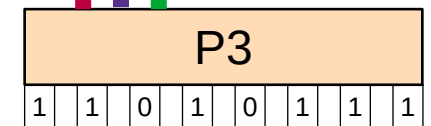
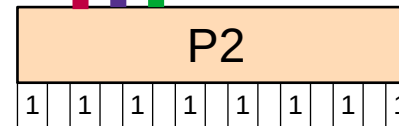
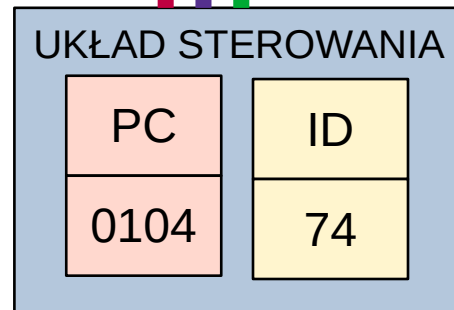
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

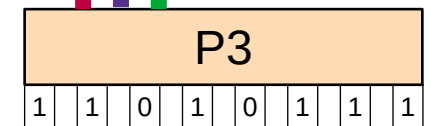
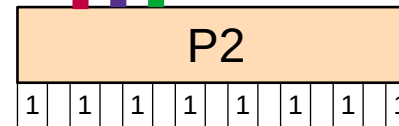
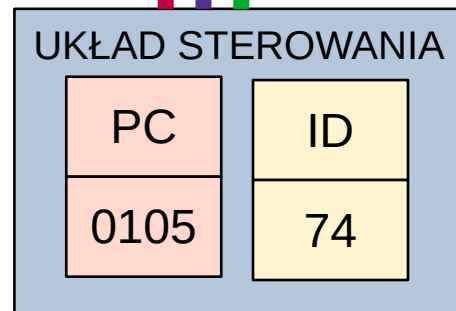
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja PC

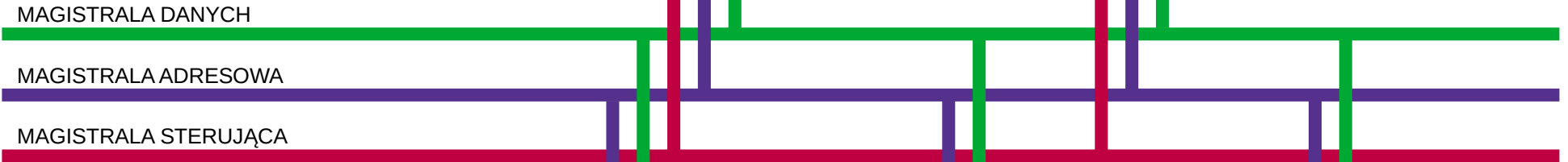


PROGRAM URUCHOMIONY NA ADUC845

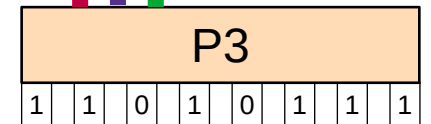
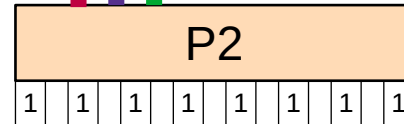
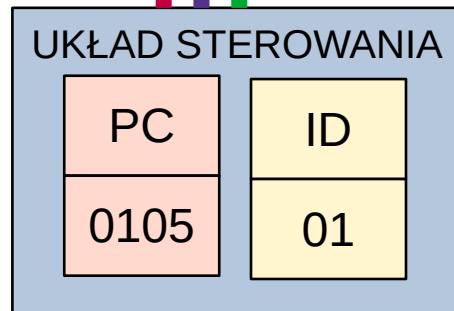
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

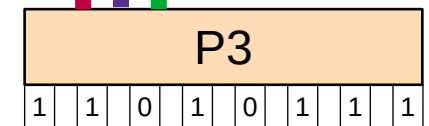
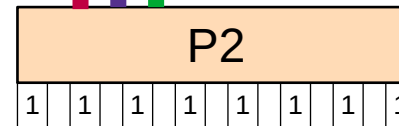
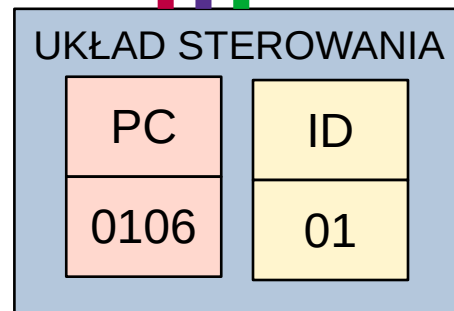
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0000								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

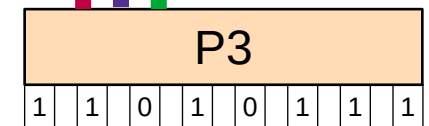
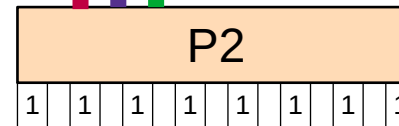
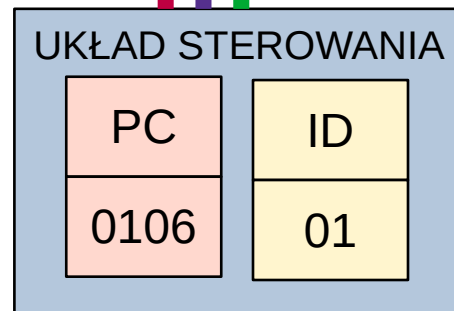
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0001								
00B0									P3
	1101 0111								
00A0									P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: do rejestru A wpisana zostaje liczba 1



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

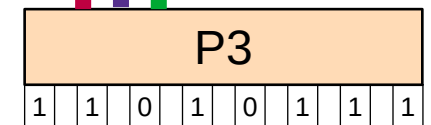
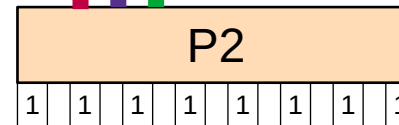
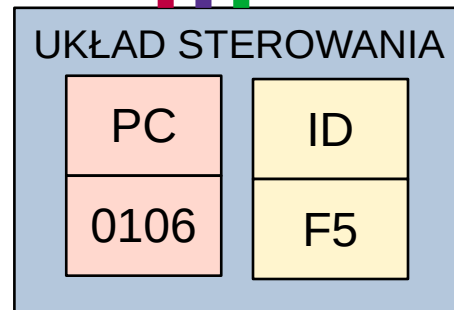
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0001								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

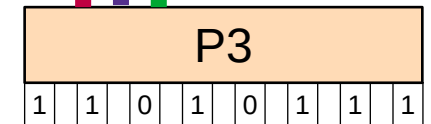
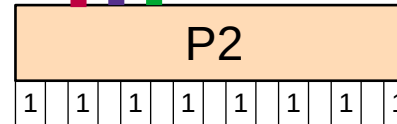
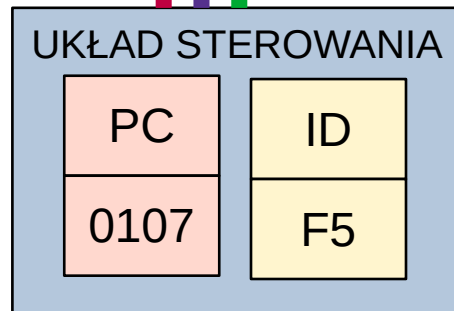
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0001								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

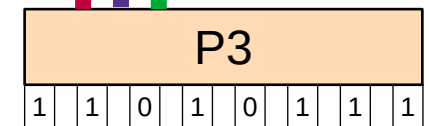
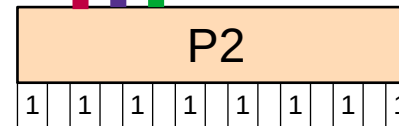
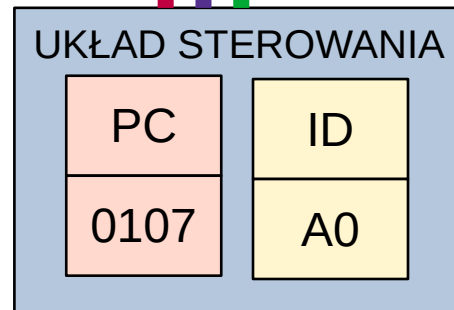
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0001								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

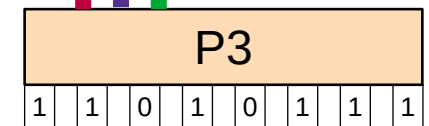
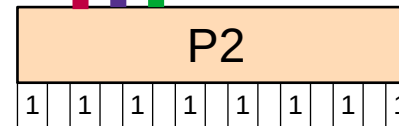
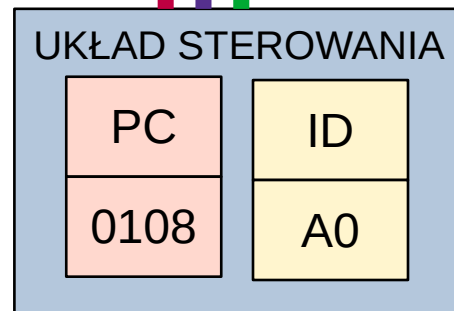
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0001								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	1111 1111								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

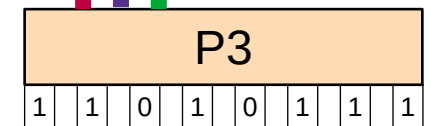
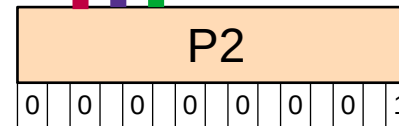
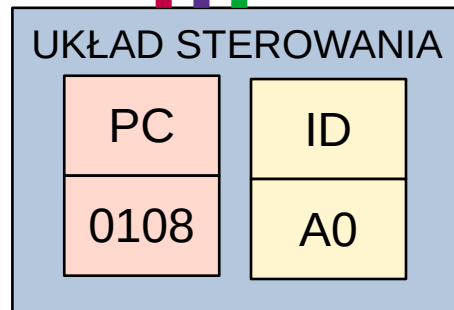
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0001									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0001									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: do bajtu o adresie 00A0h w pamięci RAM, zostaje skopiowana wartość, która znajduje się w rejestrze A

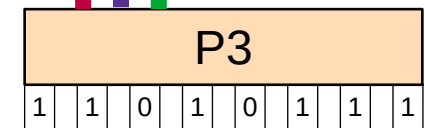
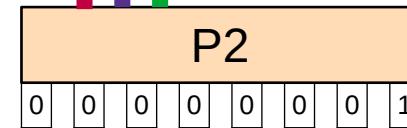
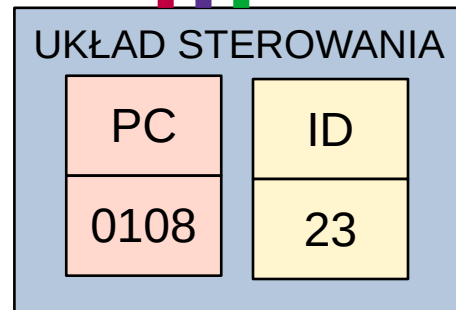
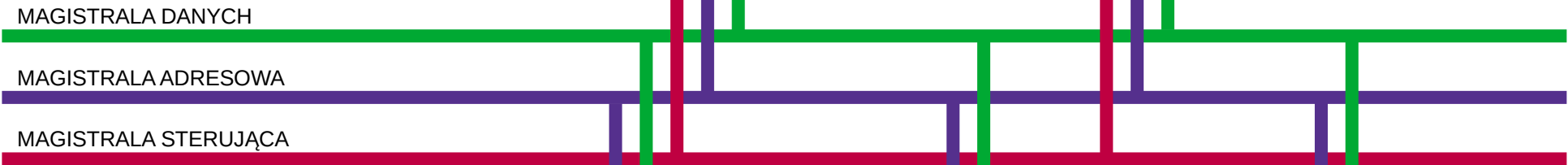


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0	0000 0001							A	
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
00A0	0000 0001							P2	



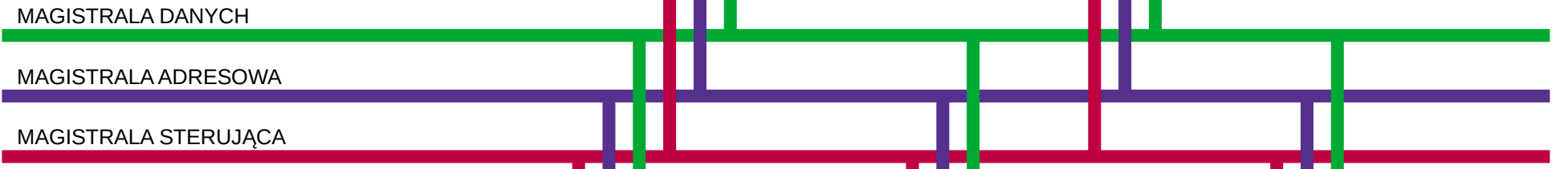
Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.

PROGRAM URUCHOMIONY NA ADUC845

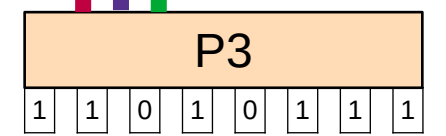
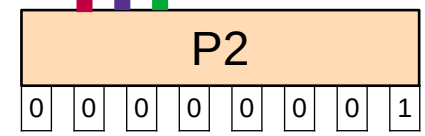
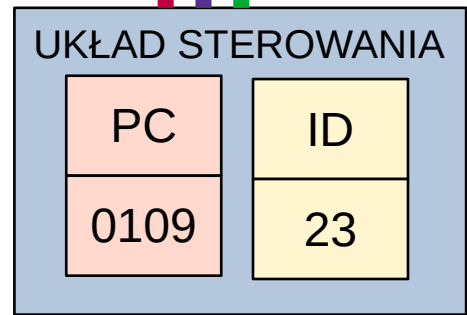
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0001								
00B0									P3
	1101 0111								
00A0									P2
	0000 0001								



Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

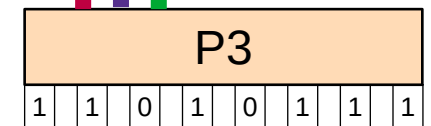
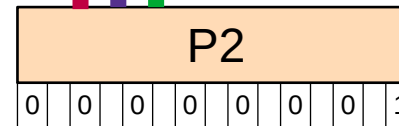
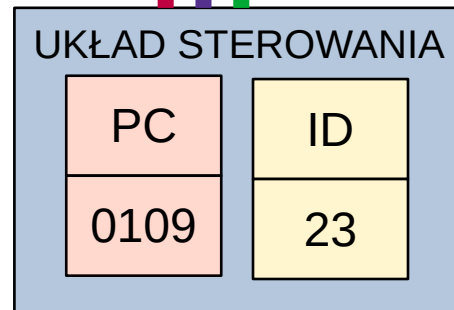
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0010									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0001									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: zawartość rejestru A zostanie przesunięta o jeden bit w lewo

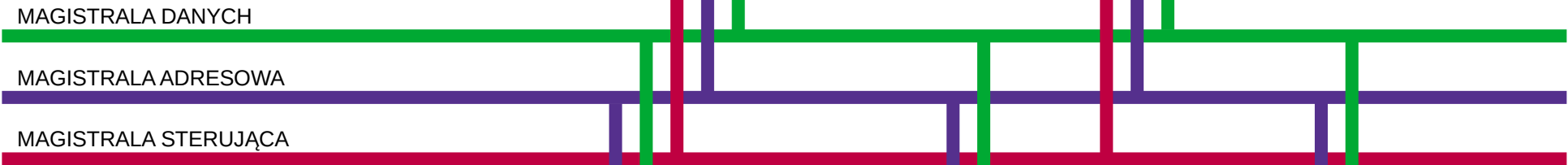


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKLAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0001								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.

UKŁAD STEROWANIA	
PC	ID
0109	02

P2							
0	0	0	0	0	0	0	1

P3							
1	1	0	1	0	1	1	1

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

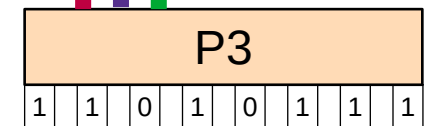
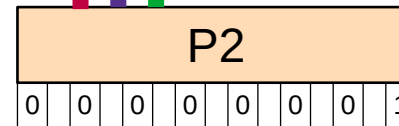
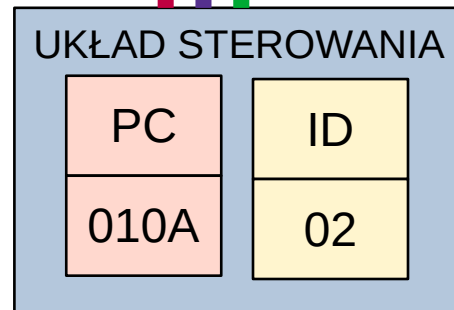
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

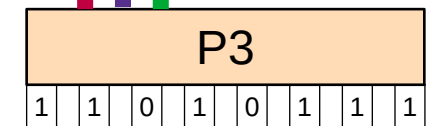
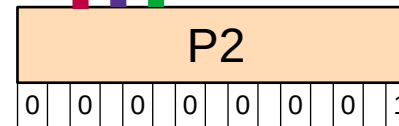
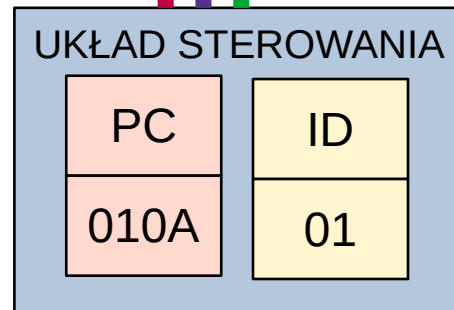
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.

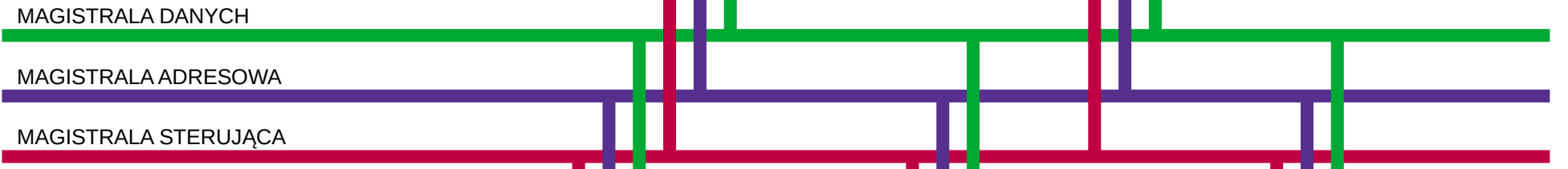


PROGRAM URUCHOMIONY NA ADUC845

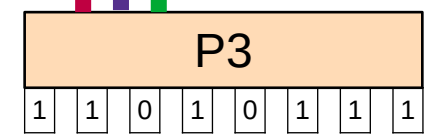
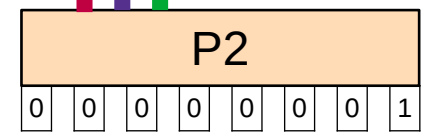
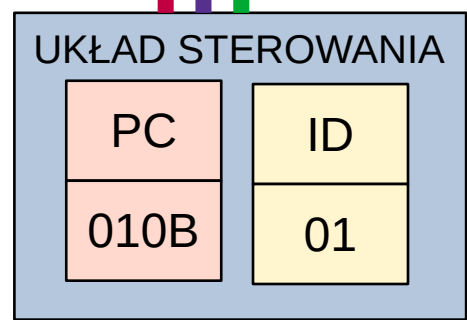
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0001								



Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

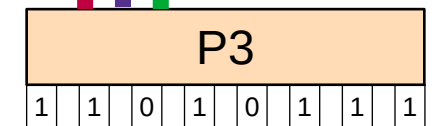
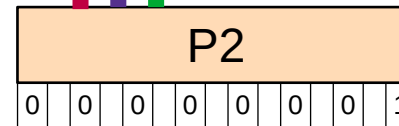
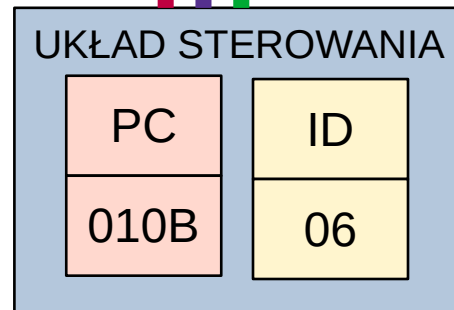
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje trzeci bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

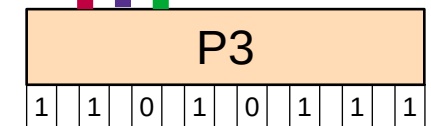
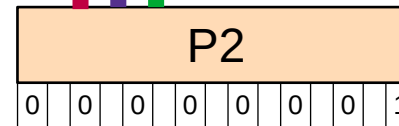
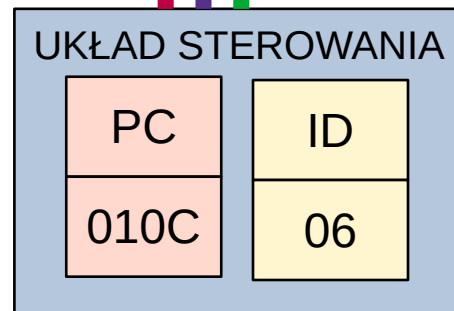
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

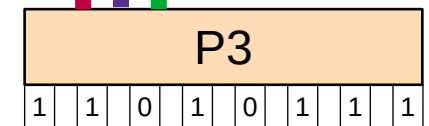
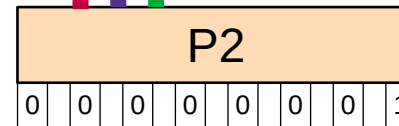
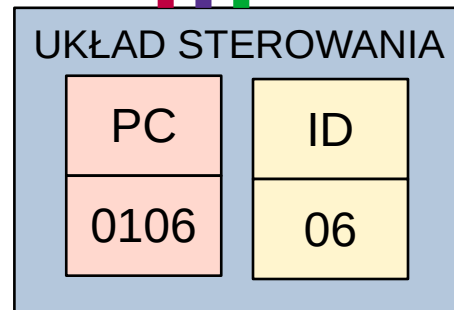
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0010									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0001									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Wykonanie rozkazu: do rejestru PC zostaje zapisana liczba 0106h

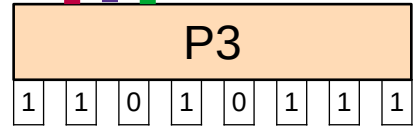
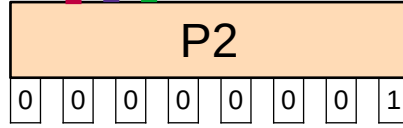
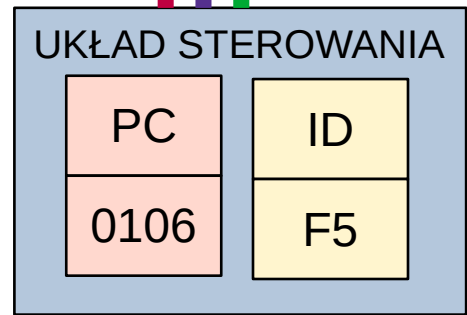
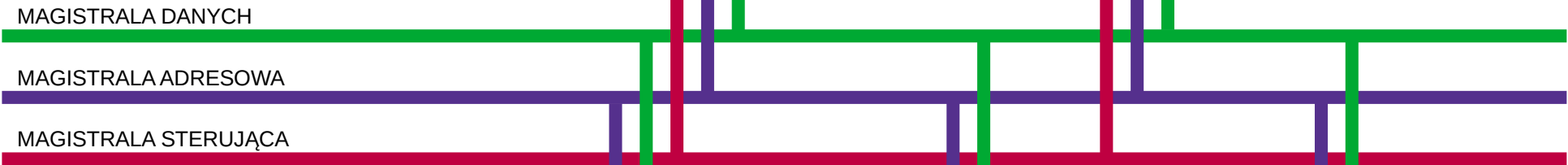


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0001								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

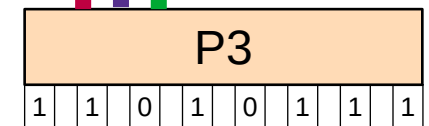
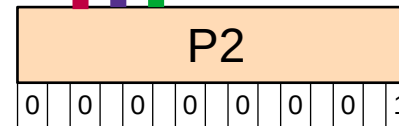
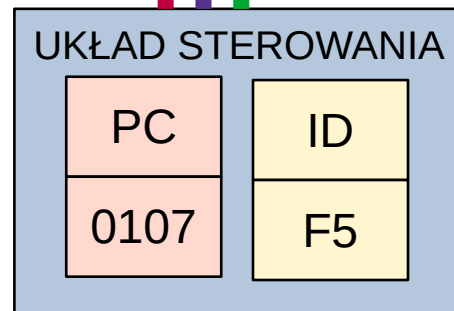
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC

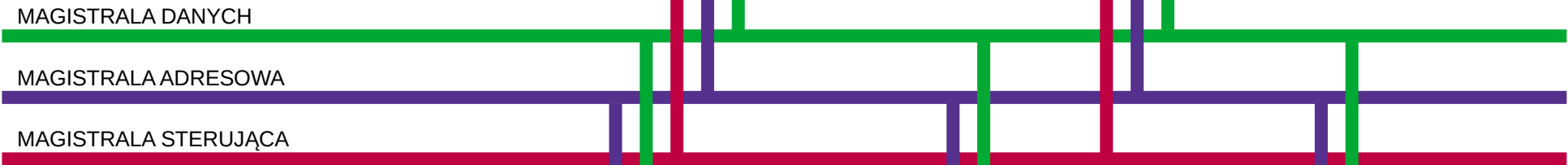


PROGRAM URUCHOMIONY NA ADUC845

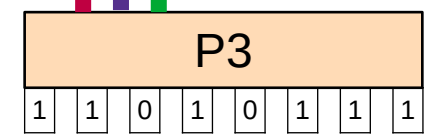
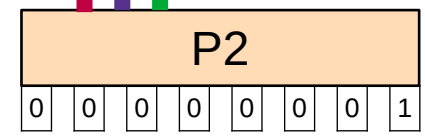
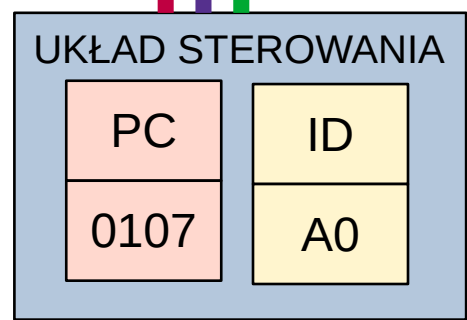
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0010								
00B0									P3
	1101 0111								
00A0									P2
	0000 0001								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

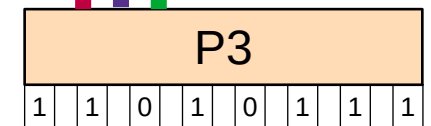
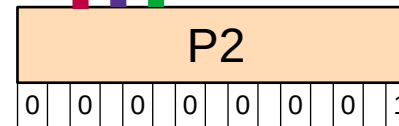
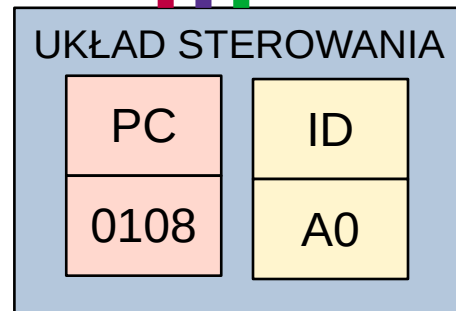
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0001								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC

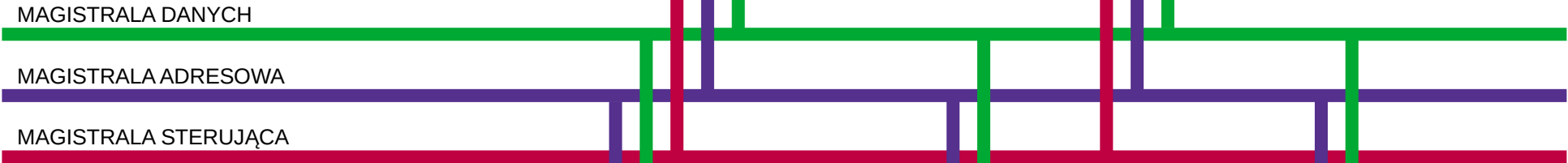


PROGRAM URUCHOMIONY NA ADUC845

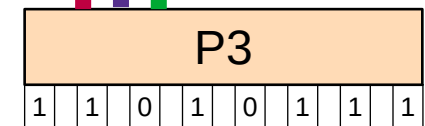
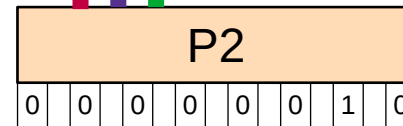
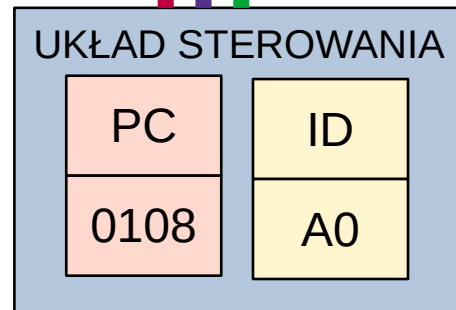
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0010								
00B0									P3
	1101 0111								
00A0									P2
	0000 0010								



Wykonanie rozkazu: do bajtu o adresie 00A0h w pamięci RAM, zostaje skopiowana wartość, która znajduje się w rejestrze A

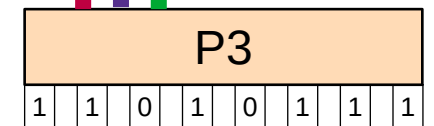
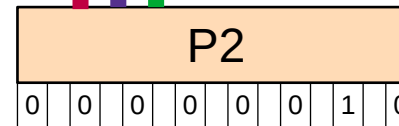
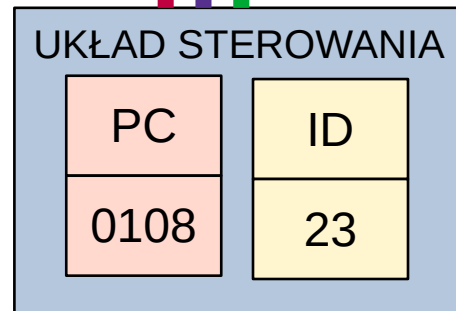
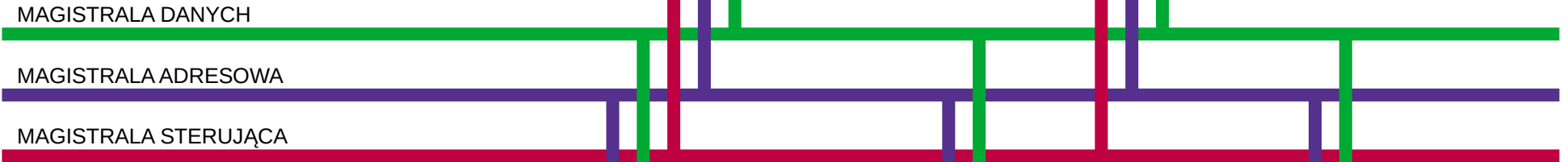


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0010								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0010								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.

PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

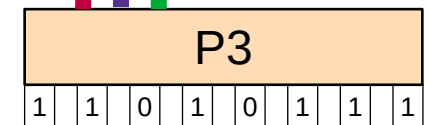
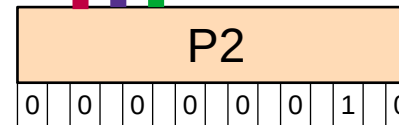
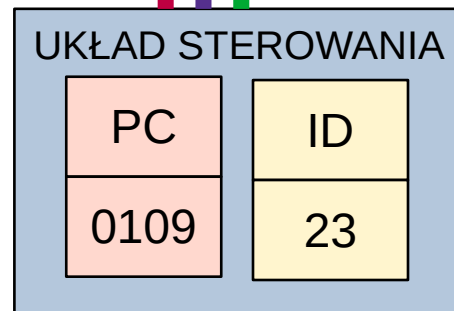
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0010									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0010									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC

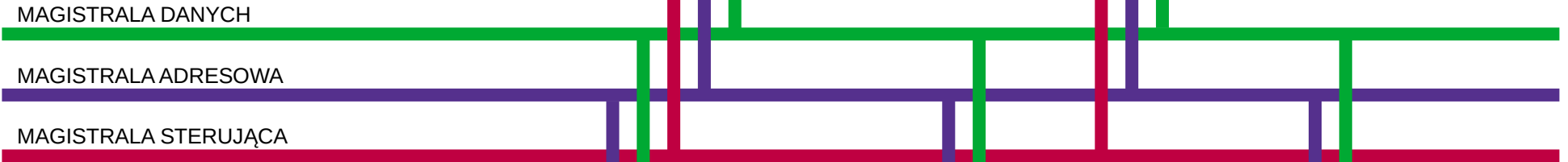


PROGRAM URUCHOMIONY NA ADUC845

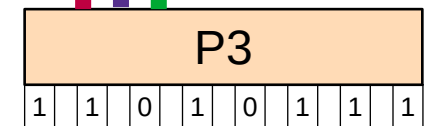
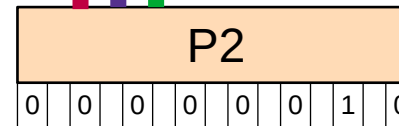
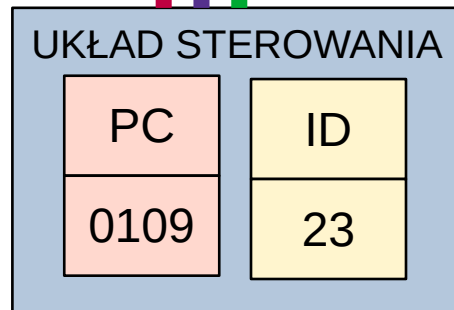
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0100								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
	0000 0010								



Wykonanie rozkazu: zawartość rejestru A zostanie przesunięta o jeden bit w lewo

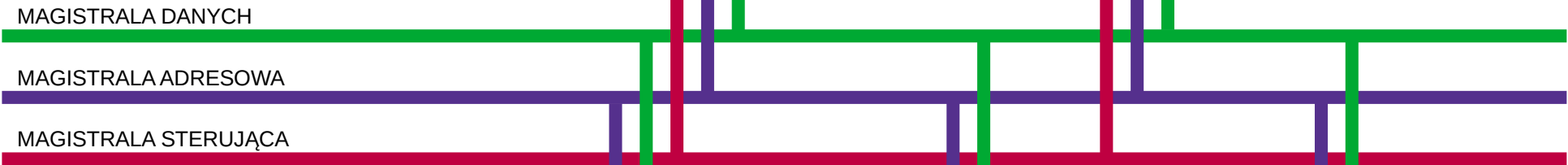


PROGRAM URUCHOMIONY NA ADUC845

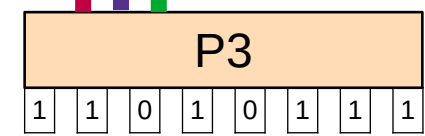
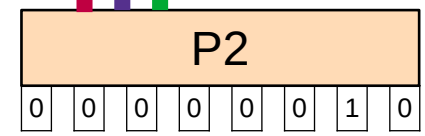
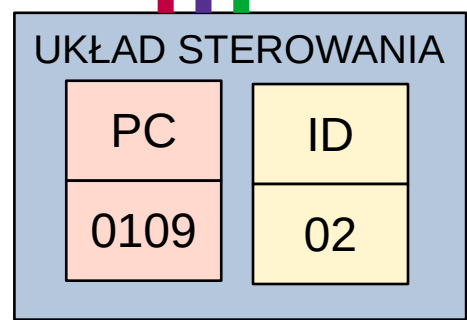
KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKLAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0100								
00B0									P3
	1101 0111								
00A0									P2
	0000 0010								



Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje pierwszy bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

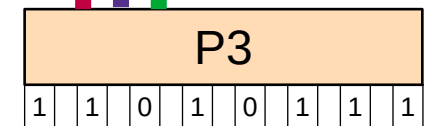
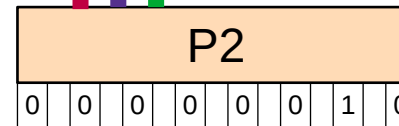
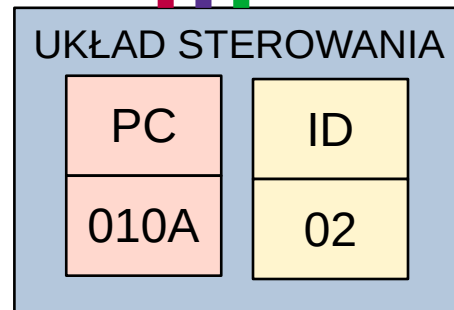
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0									A
	0000 0100								
00B0									P3
	1101 0111								
00A0									P2
	0000 0010								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

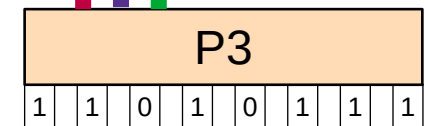
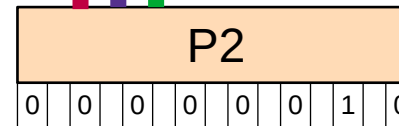
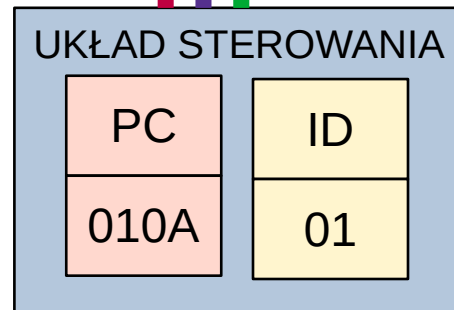
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0100									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0010									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje drugi bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

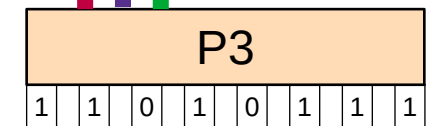
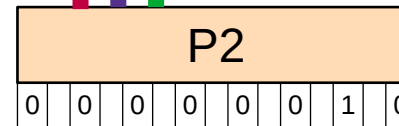
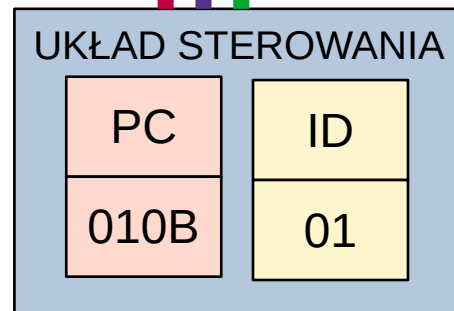
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	E7	E6	E5	E4	E3	E2	E1		E0
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
	0000 0100								
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
	1101 0111								
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
	0000 0010								

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJACA

Inkrementacja wartości w rejestrze PC



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

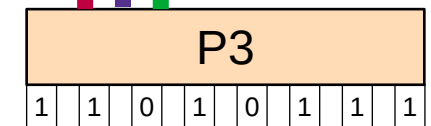
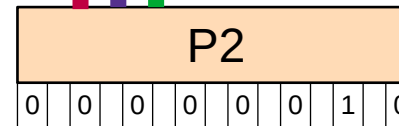
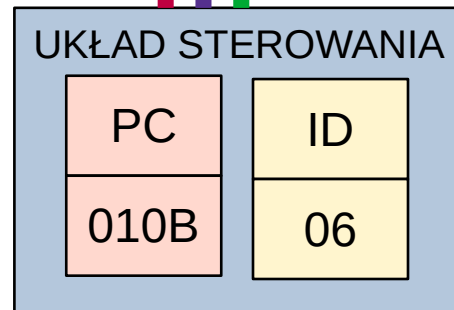
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0100									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0010									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Z komórki pamięci o adresie wskazywanym przez PC, do dekodera rozkazów pobrany zostaje trzeci bajt rozkazu.



PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

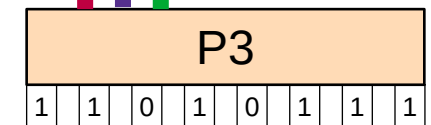
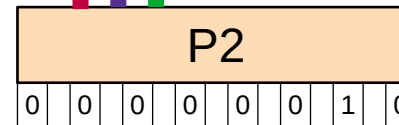
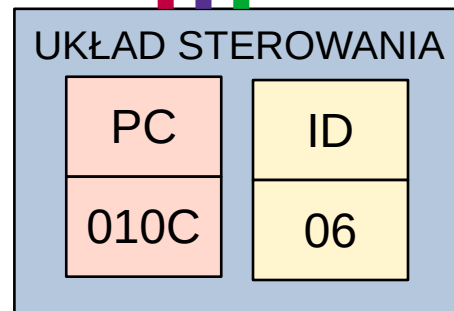
PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX							NAZWA SYMBOLICZNA	
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0100									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A4	A2	A1	A0	P2
0000 0010									

MAGISTRALA DANYCH

MAGISTRALA ADRESOWA

MAGISTRALA STERUJĄCA

Inkrementacja wartości w rejestrze PC

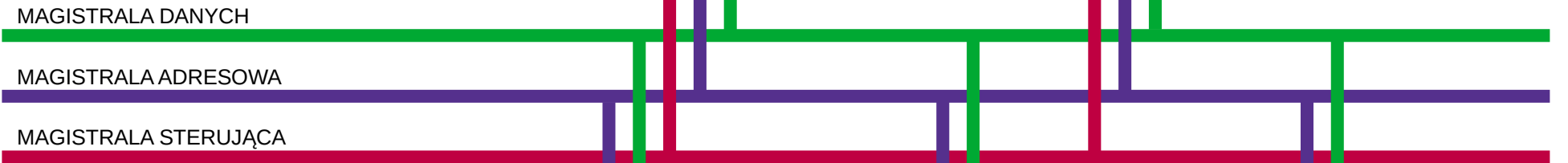


PROGRAM URUCHOMIONY NA ADUC845

KOD ŹRÓDŁOWY	
3B/4C	NAME PRZYKŁAD CSEG at 0000h ljmp 0100h
2B/2C	ORG 0100h clr 00B3h
2B/2C	setb P3.5
2B/2C	mov A,#1
2B/2C	PETLA: mov 00A0h,A
1B/1C	rl A
3B/4C	ljmp 0106h
	END

PAMIĘĆ ROM	
ADRES W HEX	ZAWARTOŚĆ W HEX
0000	02
0001	01
0002	00
0100	C2
0101	B3
0102	D2
0103	B5
0104	74
0105	01
0106	F5
0107	A0
0108	23
0109	02
010A	01
010B	06

PAMIĘĆ RAM									
ADRES BAJTU W HEX	ADRES BITU W HEX								NAZWA SYMBOLICZNA
	ZAWARTOŚĆ BAJTU W BIN								
00E0	E7	E6	E5	E4	E3	E2	E1	E0	A
0000 0100									
00B0	B7	B6	B5	B4	B3	B2	B1	B0	P3
1101 0111									
00A0	A7	A6	A5	A4	A3	A2	A1	A0	P2
0000 0010									



Wykonanie rozkazu: do rejestru PC zostaje zapisana liczba 0106h

